

# SaberRDの機能安全検証を使用した、 DFMEA（設計故障モード影響解析） の自動化

Vishwa Nanjundaiah  
Saber AE, Synopsys India

# Agenda アジェンダ

- ❖ なぜDFMEA (設計故障モード影響解析) ?
- ❖ 従来の検証 vs Saberの機能検証
- ❖ SaberRDとISO 26262設計デモ
- ❖ 欠陥分析とSaberRDでの安全性メカニズムフロー
- ❖ お客様使用事例
- ❖ まとめ、Q&A

# なぜDFMEA?

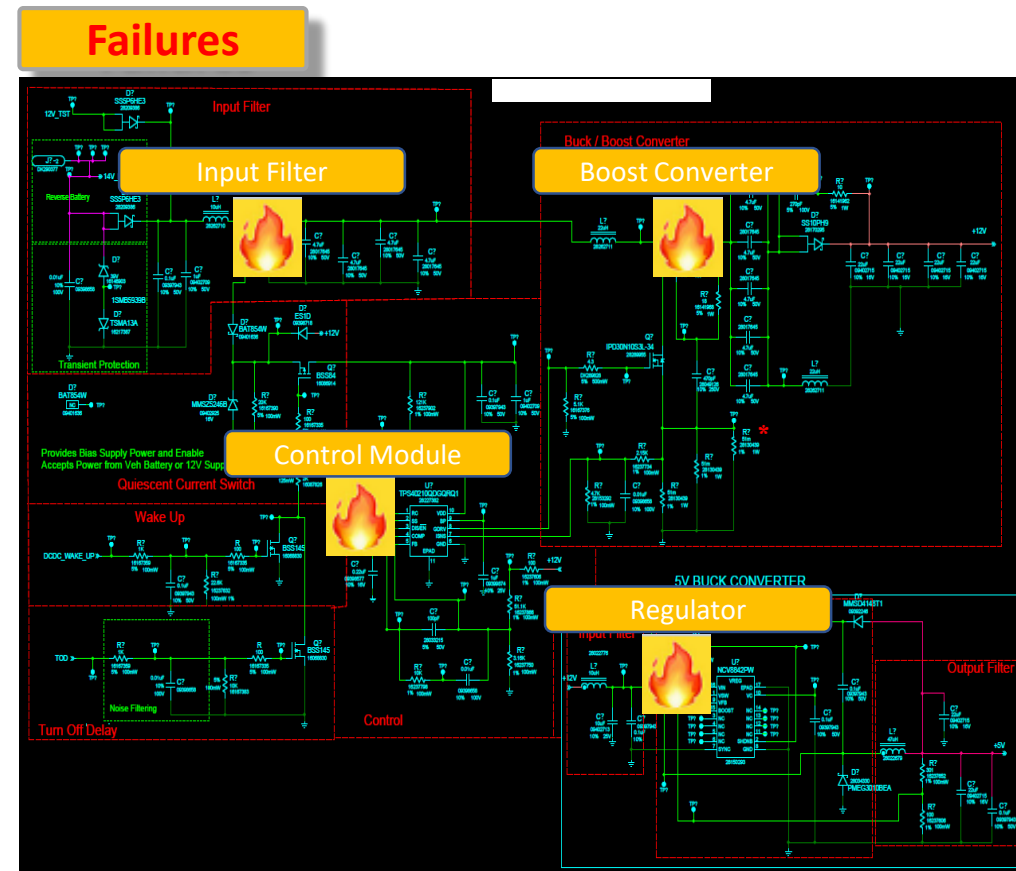
- ▶ DFMEA設計の主なねらい；
  - ▶ 設計リスクの特定、定量化、削減
  - ▶ 設計を決定するためのレポート生成
  - ▶ 次に取り組むべき設計内容の優先順位付け

- ▶ 何が起こるかを予測；
  - ▶ パワーステアリングやABSが故障の場合？
  - ▶ エンジン制御が機能しない場合？
  - ▶ 熱による電気モジュール不具合の場合？

...

- ▶ どの不具合が決定的？ より危険？

Safety critical automotive systems		
Power Steering	Seatbelt	ABS/EBS
Transmission	Lighting	Engine Control
Airbag	Parking Brake	Start-Stop AL



# 従来の検証 vs Saber の機能安全

## 従来の方法での課題



## Saber機能安全の優位点

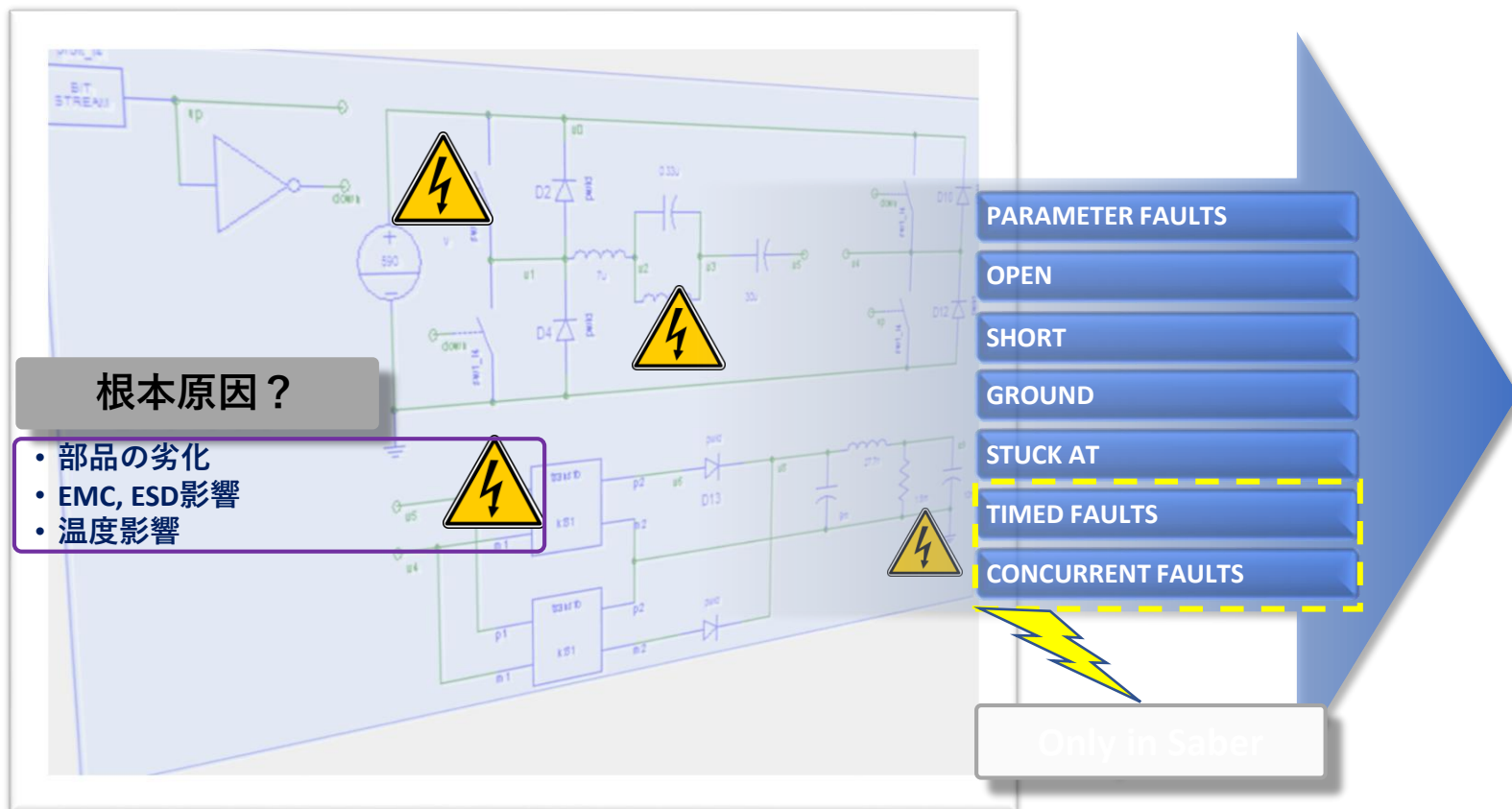
- ▶ ホワイトボードでの議論をシミュレーションデータレビューに置き換えることにより、安全検査プロセスを改善する
  - ▶ 検証のための会議の時間と頻度を減らします（数ヶ月から数時間に！）
  - ▶ 厳密なシミュレーションを使用して複雑な問題を解決することにより、エラーを排除
- ▶ システムおよびハードウェアの安全性検証のたえの取るべき手段を追加します
- ▶ 考えられるすべての故障モードをシミュレートすることにより、偽陰性となるビルドとテストを排除

複数の技術的安全性のコンセプトをサポート/検証するデータを作り、時間とコストを削減します

# Saber機能安全

安全要件の厳密な検証

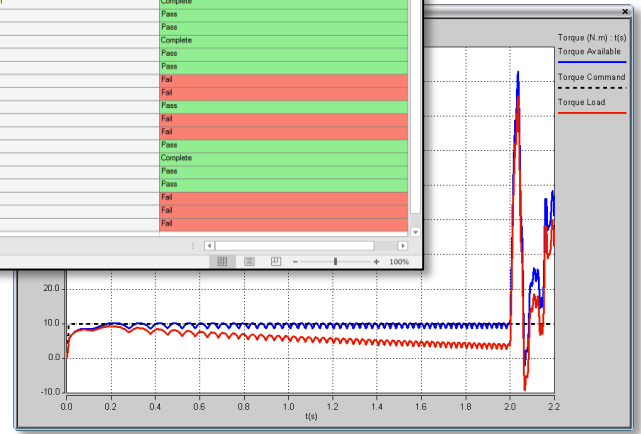
- ▶ SaberデザインにハードウェアFAULTを注入して影響を解析



セーフティクリティカル

- 安全目標(SG)に違反
- 安全目標(SG)に違反せず

Task Label	Task Status
1	Complete
2 Imax	Complete
3 Tmax	Complete
4 Vmax	Complete
5 Fault	Complete w/ Failures
6 fault-Motor_phase_a_b_short	Fail
7 OverCurrent	Fail
8 Over Torque	Pass
9 fault-Motor_phase_a_open	Complete
10 OverCurrent	Complete
11 OverTorque	Pass
12 fault-SWI_open_switch	Complete
13 OverCurrent	Pass
14 Over Torque	Pass
15 fault-SWI_ghot	Fail
16 OverCurrent	Fail
17 OverTorque	Pass
18 fault-Software_deadtime	Fail
19 OverCurrent	Fail
20 Over Torque	Pass
21 fault-F1	Complete
22 OverCurrent	Pass
23 Over Torque	Pass
24 fault-F2	Fail
25 OverCurrent	Fail
26 OverTorque	Fail



- ▶ 解析結果リストのスキャンによってフェイルとなったテストが一目瞭然
- ▶ 重要な信号をプロットすることで故障モードの挙動を可視化

# 機能安全を実現

ISO 26262では、システムおよびハードウェアの技術的安全要件の検証が必要です

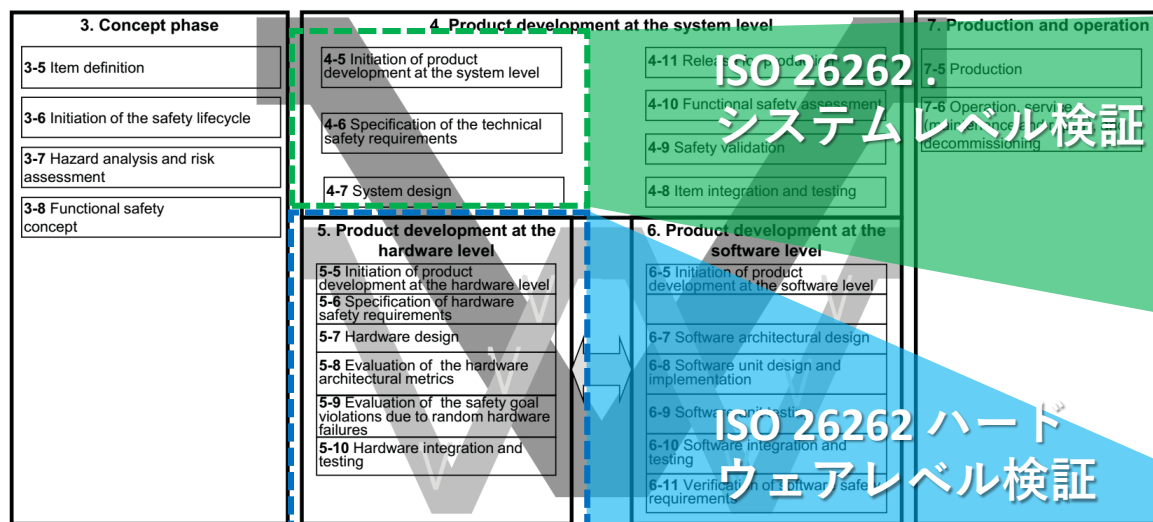


Table 3 — System design verification

Methods	ASIL			
	A	B	C	D
1a System design inspection <sup>a</sup>	+	++	++	++
1b System design walkthrough <sup>a</sup>	++	+	o	o
2a Simulation <sup>b</sup>	+	+	++	++
2b System prototyping and vehicle tests <sup>b</sup>	+	+	++	++
3 System design analyses <sup>c</sup>	see Table 1			

<sup>a</sup> Methods 1a and 1b serve as a check of complete and correct implementation of the technical safety requirements.  
<sup>b</sup> Methods 2a and 2b can be used advantageously as a fault injection technique.  
<sup>c</sup> For conducting safety analyses, see ISO 26262-9:2011, Clause 8.

Table 3 — Hardware design verification

Methods	ASIL			
	A	B	C	D
1a Hardware design walk-through <sup>a</sup>	++	++	o	o
1b Hardware design inspection <sup>a</sup>	+	+	++	++
2 Safety analyses	In accordance with 7.4.3			
3a Simulation <sup>b</sup>	o	+	+	+
3b Development by hardware prototyping <sup>b</sup>	o	+	+	+

NOTE The scope of this verification review is technical correctness of the hardware design.  
<sup>a</sup> Methods 1a and 1b serve as a check of the complete and correct implementation of the hardware safety requirements in the hardware design.  
<sup>b</sup> Methods 3a and 3b serve as a check of particular points of the hardware design (e.g. as a fault injection technique) for which analytical methods 1 and 2 are not considered to be sufficient.

Saber RDはISO26262認証を取得しています！

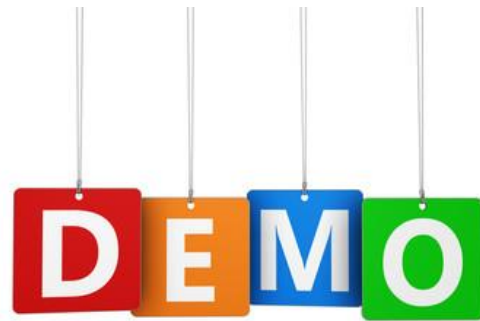
# SGS-TuV-SAARによるISO26262認証

- 認証されることで
  - Saber機能安全付きSaber RD
  - SaberES Designer
- 達成したこと
  - TCL 1 (Tool Confidence Level/ツール信頼度)
  - ASIL D (Automotive Safety Integrity Level/自動車安全インテグリティレベル)
- 以下で確認：  
<http://www.sgs-tuev-saar.com/en/certification-database.html>

<b>CERTIFICATE: FUNCTIONAL SAFETY</b> <b>CERTIFICATE NUMBER: FS/71/220/17/0215</b>
<b>MODEL:</b> Version L-2016.03-SP1
<b>PRODUCT:</b> SaberES Designer
<b>LICENCE HOLDER:</b> Synopsys, Inc. 690 E. Middlefield Road Mountain View, CA 94043 USA
<b>MANUFACTURING PLANT:</b> Synopsys, Inc. 2025 NW Cornelius Pass Rd. Hillsboro, OR 97124 USA
<b>STANDARDS:</b> The following standard(s) has (have) been used: ISO 26262:2011

<b>CERTIFICATE: FUNCTIONAL SAFETY</b> <b>CERTIFICATE NUMBER: FS/71/220/17/0216</b>
<b>MODEL:</b> Version L-2016.03-SP1
<b>PRODUCT:</b> SaberRD with SaberFS
<b>LICENCE HOLDER:</b> Synopsys, Inc. 690 E. Middlefield Road Mountain View, CA 94043 USA
<b>MANUFACTURING PLANT:</b> Synopsys, Inc. 2025 NW Cornelius Pass Rd. Hillsboro, OR 97124 USA
<b>STANDARDS:</b> The following standard(s) has (have) been used: ISO 26262:2011

# Saber RD機能安全デモ モータードライブ設計



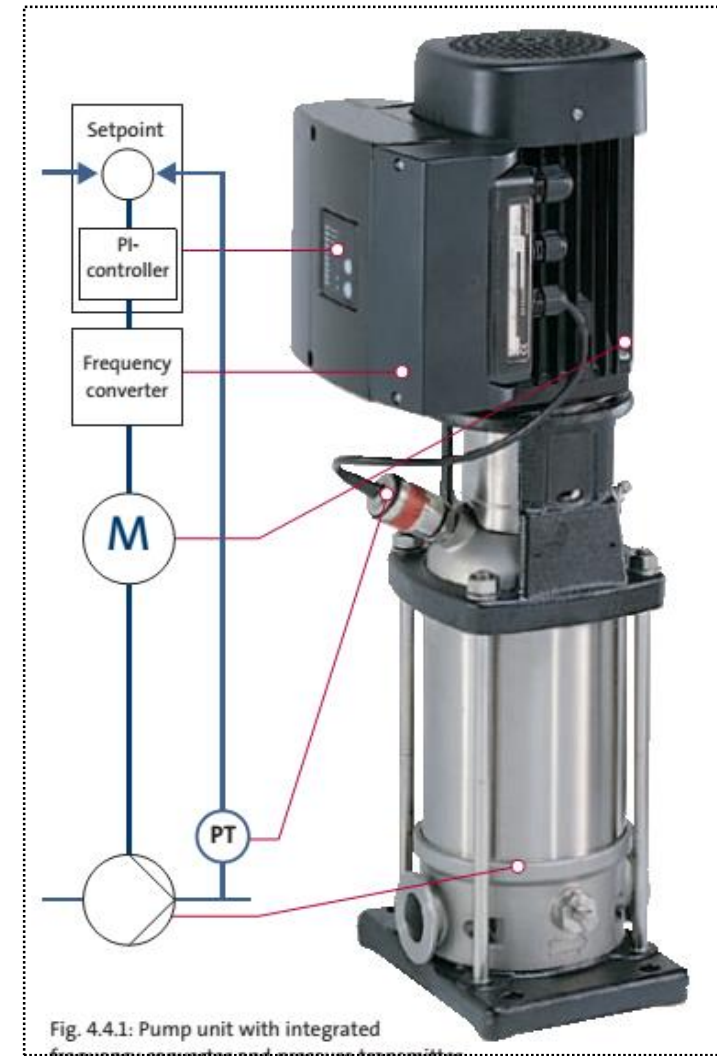
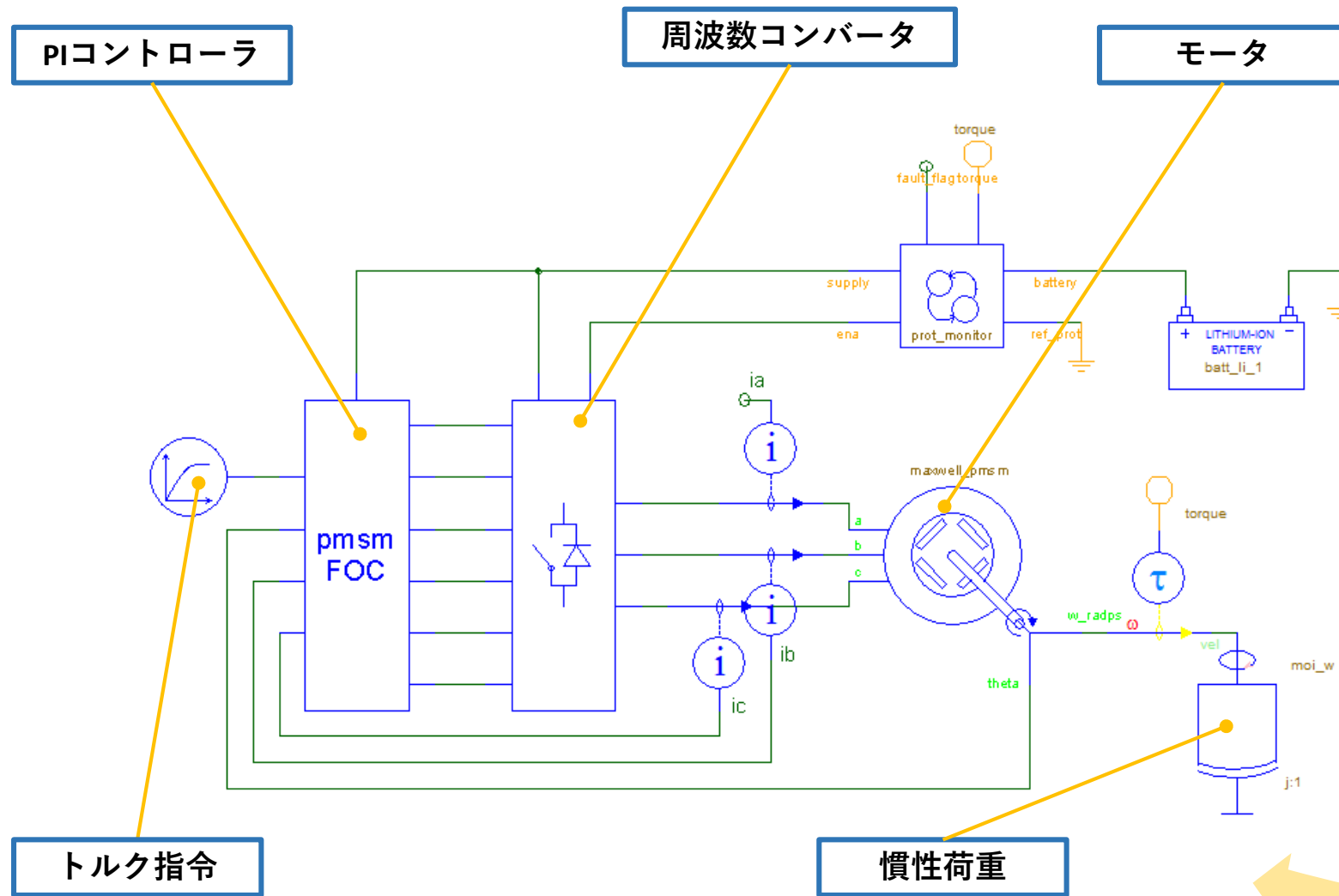


# 機能安全フローでのSaberの役割

## 例：モータドライブ設計

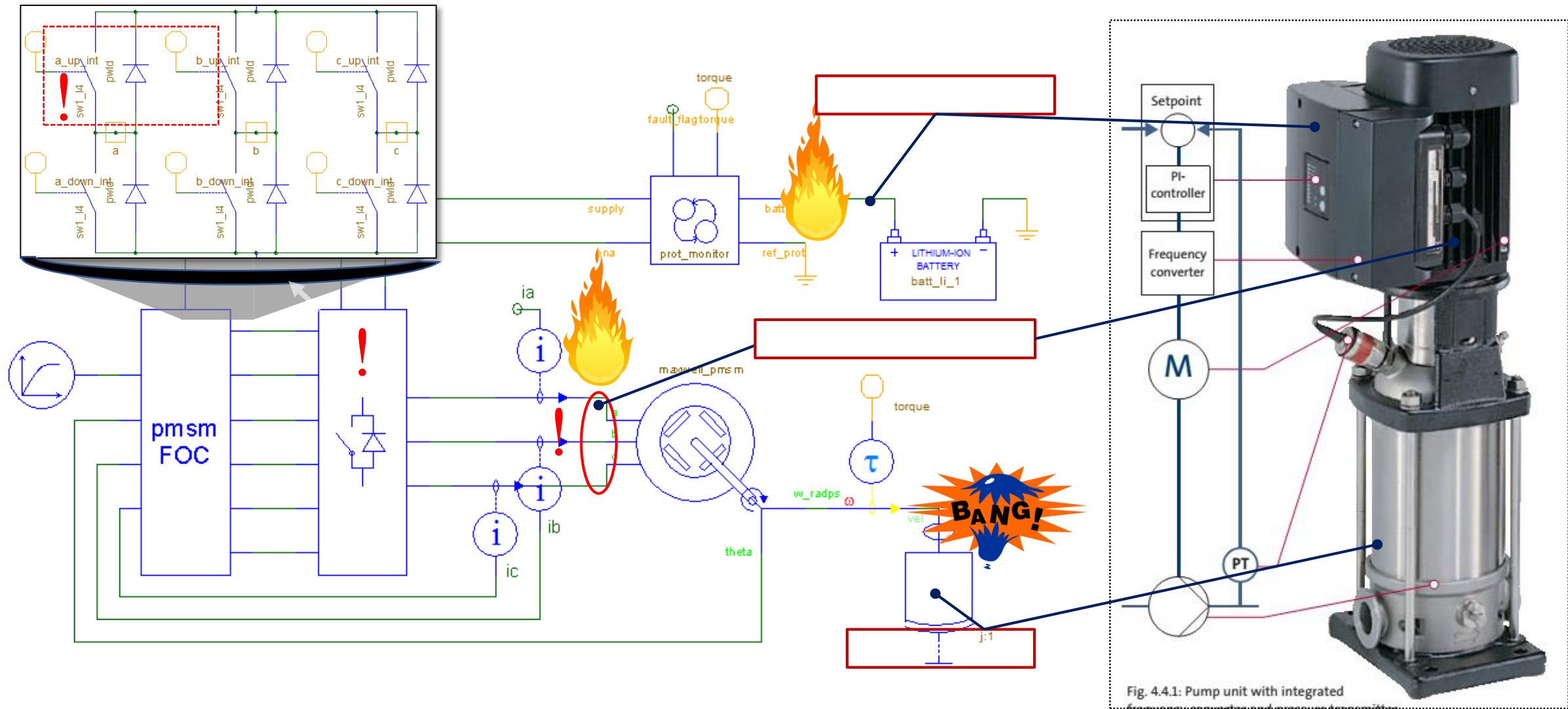
- ▶ 欠陥影響のシミュレーションと検証
- ▶ 安全メカニズムの開発

# Saberを使ったモータ駆動システムのモデリング



ブロック図はハードウェアと同様にモデル化されます

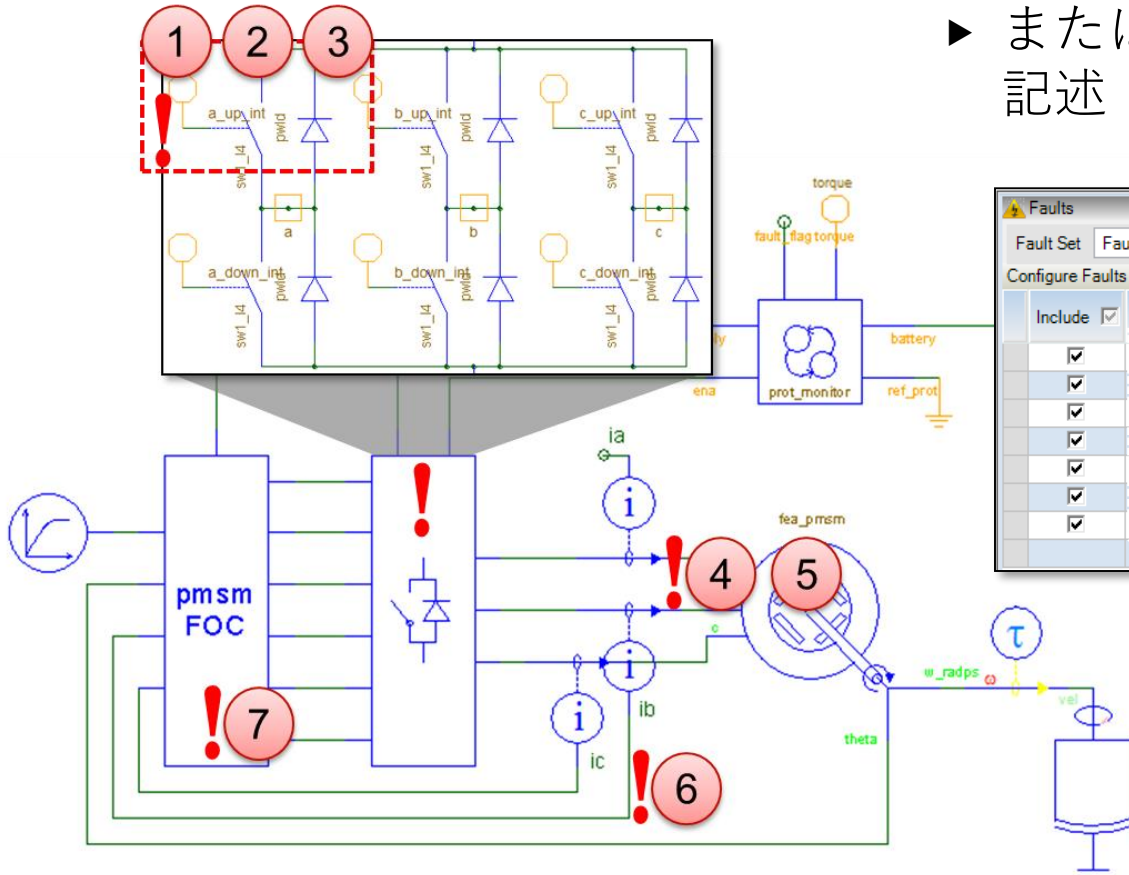
# モータ駆動システムの安全要件



主観分析をシミュレーションデータで置き換えることにより、安全性評価時間を短縮

# 欠陥の記述

- ▶ SaberRDの回路図を使用して、コンポーネント欠陥またはネットワーク欠陥を選択します（隣接部分の短絡など）
- ▶ または、包括的な検証シミュレーションのために欠陥の記述・定義を自動化します



Faults start at t=2s.

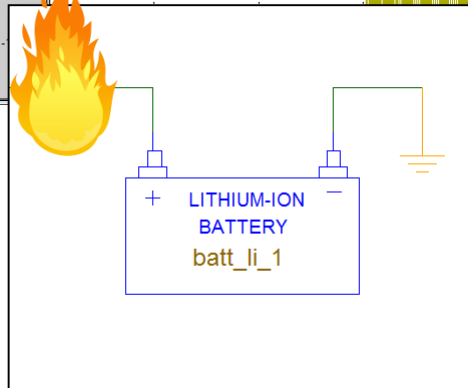
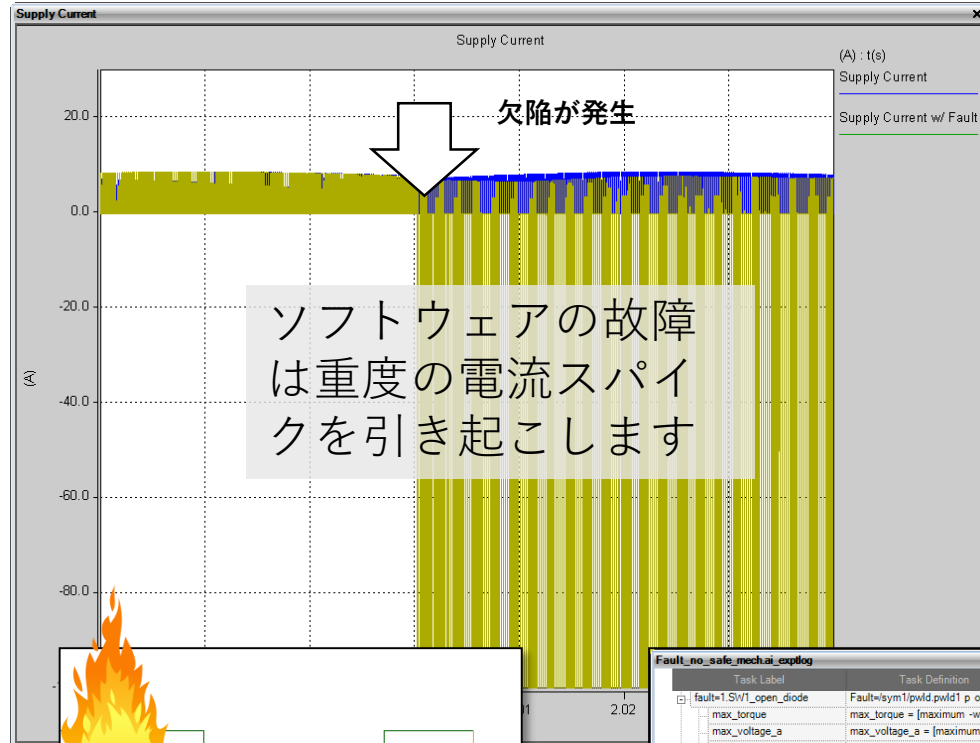
Include	ID	Fault	Type	Parameter	Non-Fault Value	Fault Value	Fault Begin	Fault End	Description
<input checked="" type="checkbox"/>	1.SW1_open_diode	/sym1/pwld.pwld1 p open	Analog Pin	rnom	.01m	100meg	2	inf	Open diode in bridge
<input checked="" type="checkbox"/>	2.SW1_open_switch	/sym1/sw1_i4.sw1_i4_1 p open	Analog Pin	rnom	.01m	100meg	2	inf	Open switch in bridge
<input checked="" type="checkbox"/>	3.SW1_short	/sym1/sw1_i4.sw1_i4_1 p.m short	Analog Pin	rnom	100meg	100m	2	inf	Short switch in bridge
<input checked="" type="checkbox"/>	4.Motor_phase_a_b_short	/maxwell_pmsm.maxwell_pmsm a,b short	Analog Pin	rnom	100meg	100m	2	inf	Short phases of motor
<input checked="" type="checkbox"/>	5.Motor_phase_a_open	/fea_pmsm.pmsm a open	Analog Pin	rnom	.01m	100meg	2	inf	Open phase of motor
<input checked="" type="checkbox"/>	6.Current_sensor_open	/sense_current_3p.sense_current_3p2 k	Parametric	k	1	0	2	inf	Disconnected current sensor
<input checked="" type="checkbox"/>	7.Software_deadtime	/foc_pmsm.foc dead_time	Parametric	dead_time	2.5u	100u	2	inf	Software failure

- この例では適用される欠陥は次のとおり
1. ダイオード開放回路（ブリッジ）
  2. スイッチ融着開放（ブリッジ）
  3. 制御線の接地短絡（ブリッジ）
  4. アーマチュアコイル間の短絡（モータ）
  5. アーマチュアコイルの開放（モータ）
  6. 位相電流センサの開放（センサ）
  7. ソフトウェアデッドタイム（コントローラ）

欠陥種類と欠陥タイミングを素早く定義します

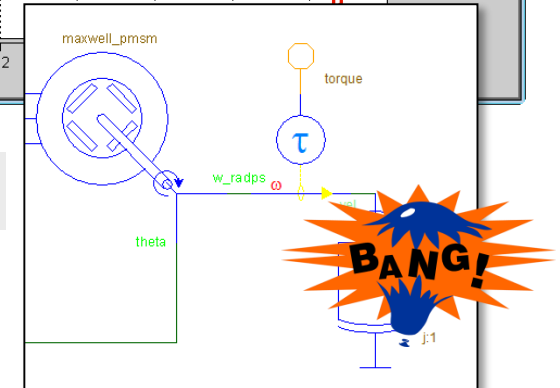
# システムが故障したとき何が起こる？

ここまではシステムは正常に機能していた

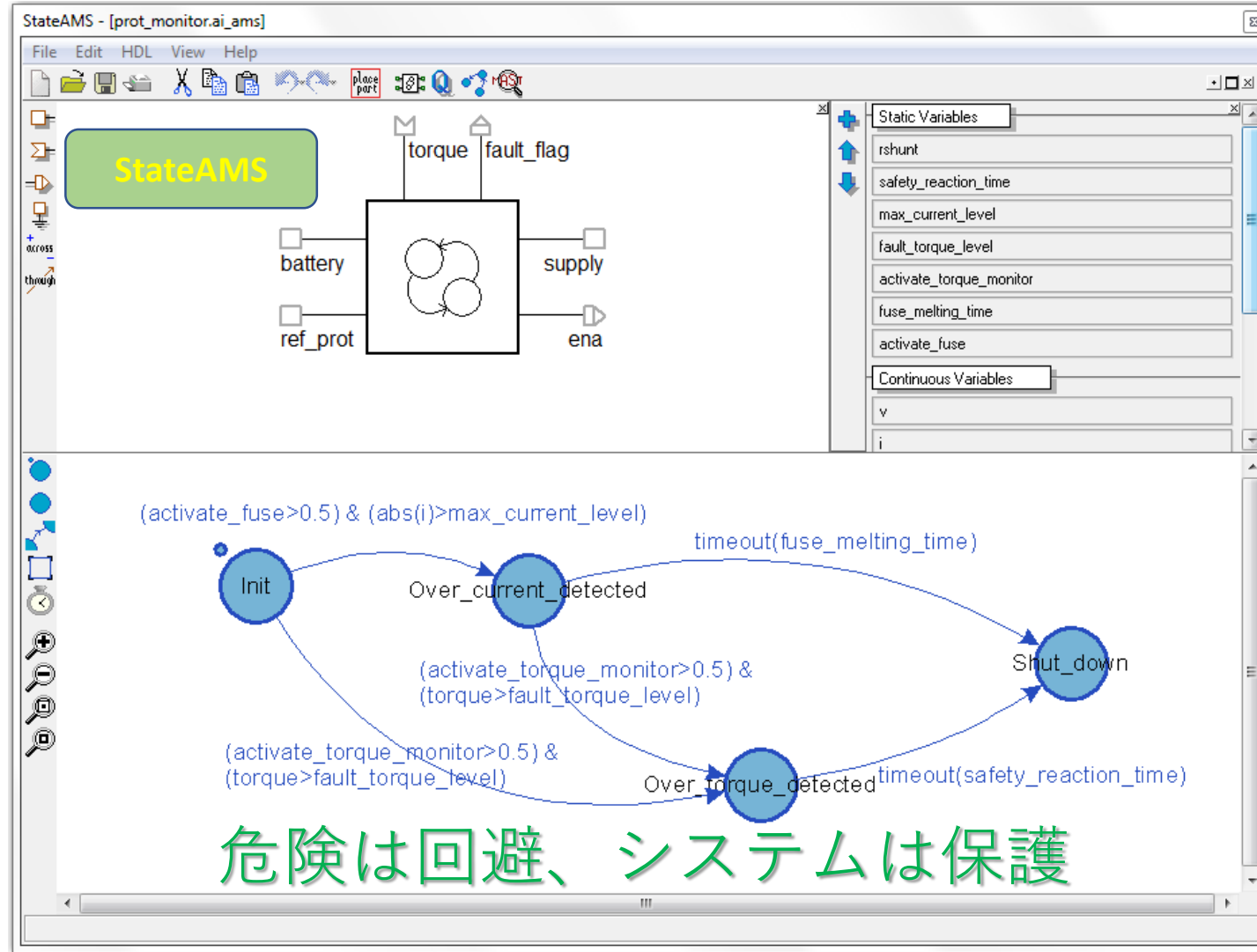


Task Label	Task Definition	Description	Task Result	Task Status
fault=1 SW1_open_diode	Fault=isym1/pvld1/pvld1 p open. F.	Open diode in inverter	9.327371434608	Fail
max_torque	max_torque = [maximum -wf torqu.		2438.7387336141	Complete
max_voltage_a	max_voltage_a = [maximum -pfile L.		59.299977391173	Complete
max_voltage_b	max_voltage_b = [maximum -pfile L.		59.304282228915	Complete
max_voltage_c	max_voltage_c = [maximum -pfile L.		0	Fail
fault_detected	fault_detected = fault_flag>0.5		0	Fail
safety_check	safety_check = max_torque<max_t.		1	Pass
distruction_check	distruction_check = (max_voltage_.		1	Pass
fault=3 SW1_short	Fault=isym1/sw1_14.sw1_14_1 p.m.	Short switch in inverter	9.3273594674247	Complete
max_torque	max_torque = [maximum -wf torqu.		69.482533188928	Complete
max_voltage_a	max_voltage_a = [maximum -pfile L.		68.741612000811	Complete
max_voltage_b	max_voltage_b = [maximum -pfile L.			

レポートは信頼性と安全故障を表示します



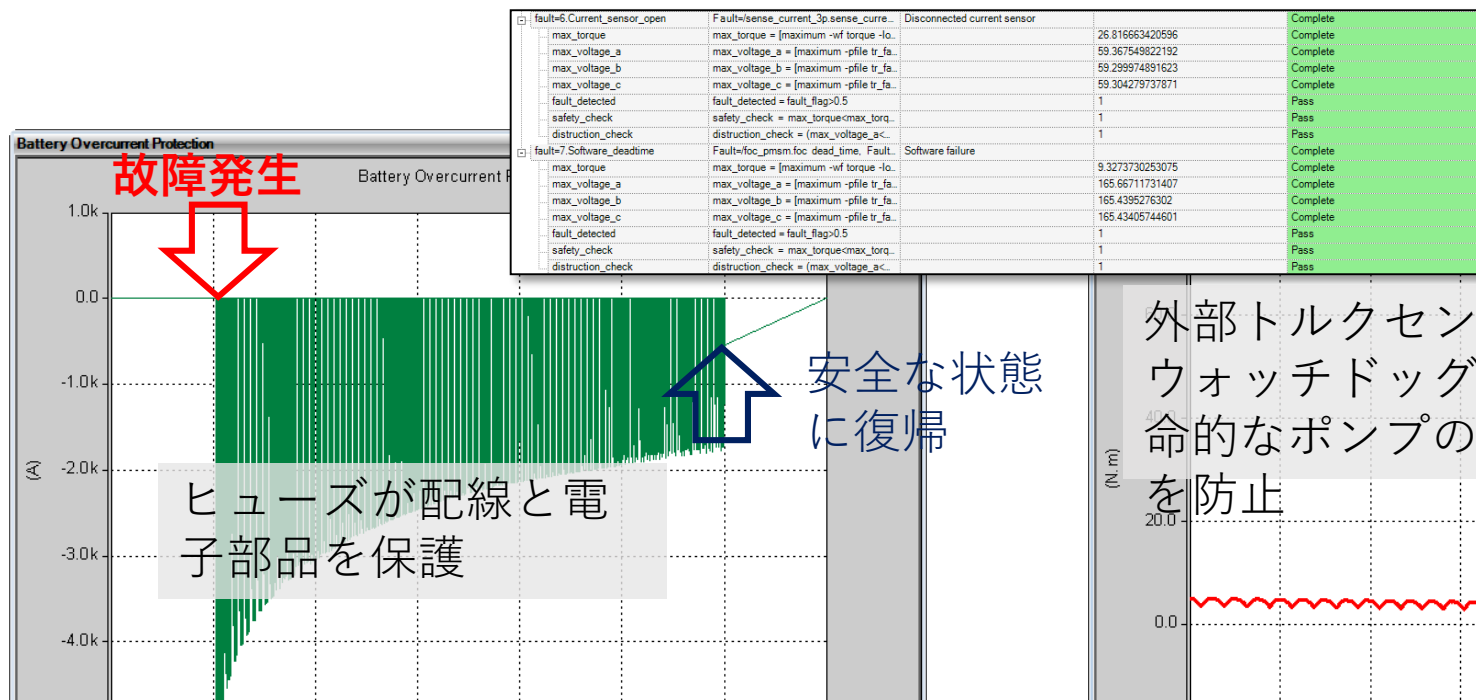
# StateAMSによる安全メカニズム



安全機構は、ハードウェア障害/故障を軽減し、システムを安全な状態に維持または戻します

# 安全メカニズムを適用すると

レポートにより安全装置の有効性を確認



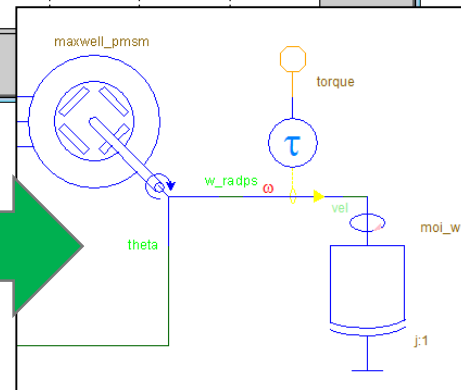
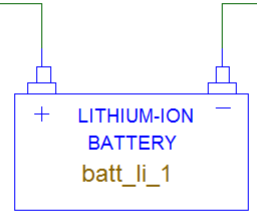
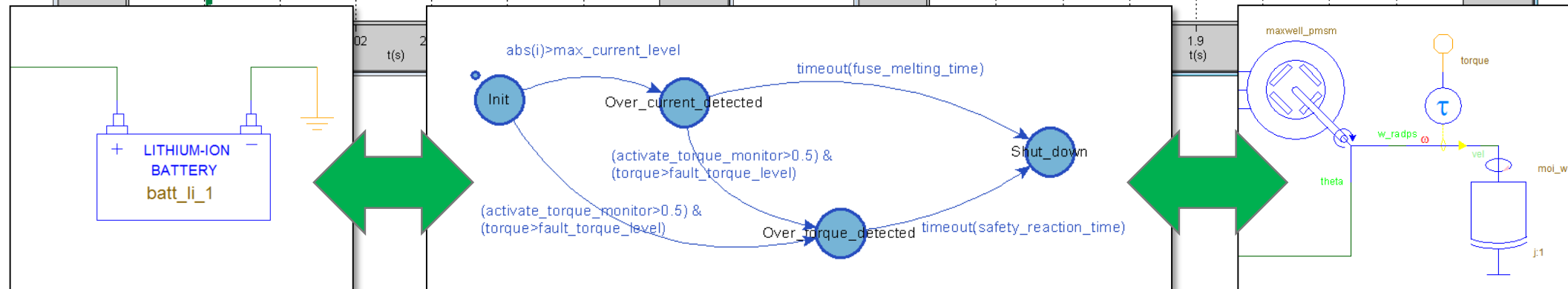
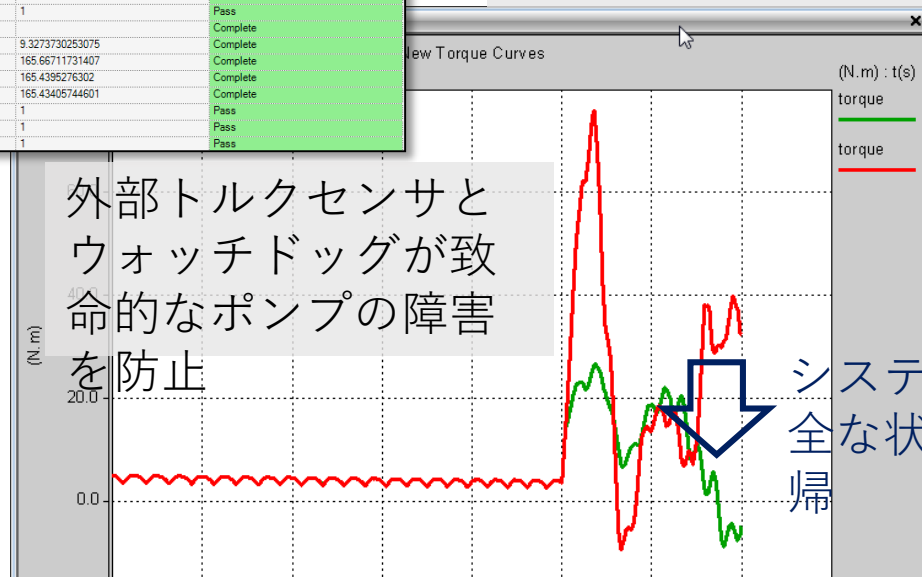
故障発生

安全な状態に復帰

ヒューズが配線と電子部品を保護

外部トルクセンサとウォッチドッグが致命的なポンプの障害を防止

システムが安全な状態に復帰







## お客様使用事例

- ▶ BOSCH社：電力供給ネットワークの技術的安全
- ▶ DELPHI社：セーフティクリティカル回路のDFMEA



# BOSCH

- **課題:**オルタネータおよびパワーネットアプリケーションの複数のシナリオと技術的安全性の概念を評価する

- **解決法:**

- Saberを使用してモデリング：3つの負荷シナリオ、2つの外気温、10のパワーネット部品、27の単一ポイント欠陥、729の二重ポイント欠陥
- Simulink制御付きのコシミュレートパワーネット

- **結果:**

- 安全性検証の時間を数か月から数日に短縮
- 深い分析から高度な安全についてのコンセプトを作成
- 実機試験では扱われない安全シナリオを容易に実行
- 後工程へのレポート用のシミュレーションデータのエクスポート


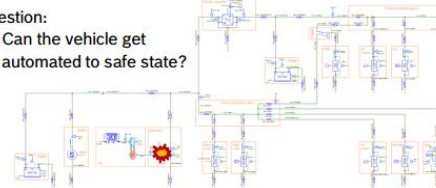
Simulation of Fault Tolerant Power Supply Networks Saber Seminar, Detroit

### Fault Example: Alternator Breakdown

**Situation:**  
→ Alternator fails during running automated highway pilot

**Question:**  
→ Can the vehicle get automated to safe state?


**Goal / Safe Stop Scenario:**  
→ Stop at emergency lane



**Simulations:**  
→ Varying electric loads  
→ Different dynamic loads

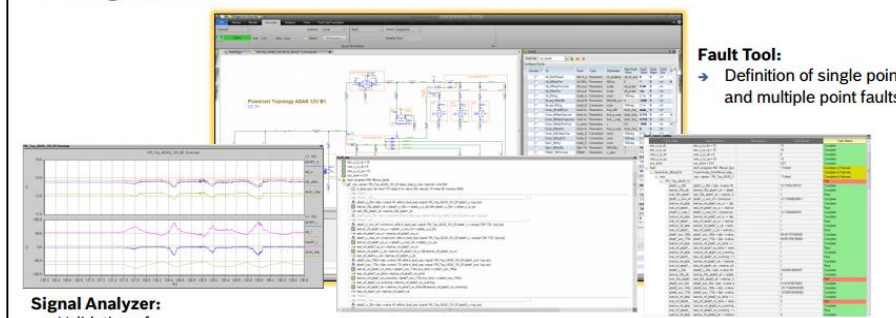
**Analysis & result:**  
→ Voltage level falls below critical threshold  
→ Functional degrading of safety-relevant consumers → Scenario is not achievable if this fault happens

Automotive Electronics  
AE-REG/EC-Powernet | 4/7/2016 | © Robert Bosch GmbH 2016. All rights reserved, also regarding any disposal, exploitation, reproduction, editing, distribution, as well as in the event of applications for industrial property rights.



Simulation of Fault Tolerant Power Supply Networks Saber Seminar, Detroit

### Using SaberRD




**Fault Tool:**  
→ Definition of single point faults and multiple point faults

**Signal Analyzer:**  
→ Validation of simulations

**Experiment Analyzer:**  
→ Variation of premises  
→ Variation of fault sets  
→ Automated analysis of the signal waveforms

**Experiment Report:**  
→ Review of the results  
→ Export to Excel

Automotive Electronics  
AE-REG/EC-Powernet | 4/7/2016 | © Robert Bosch GmbH 2016. All rights reserved, also regarding any disposal, exploitation, reproduction, editing, distribution, as well as in the event of applications for industrial property rights.



# Delphi Technologies

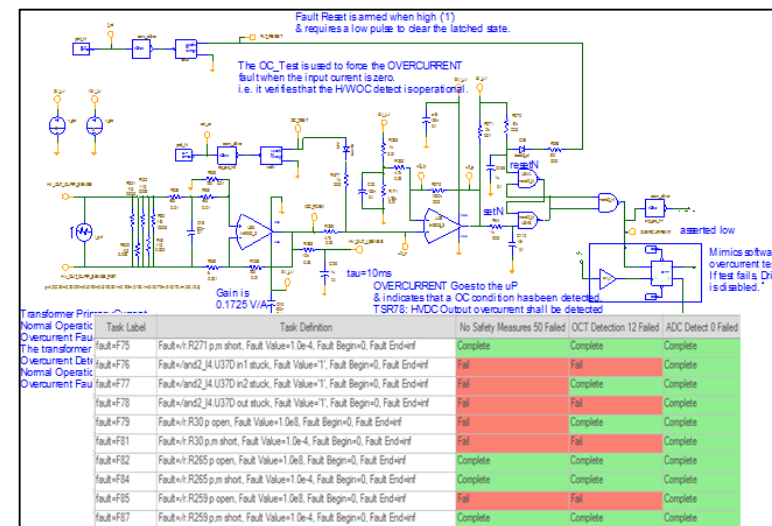
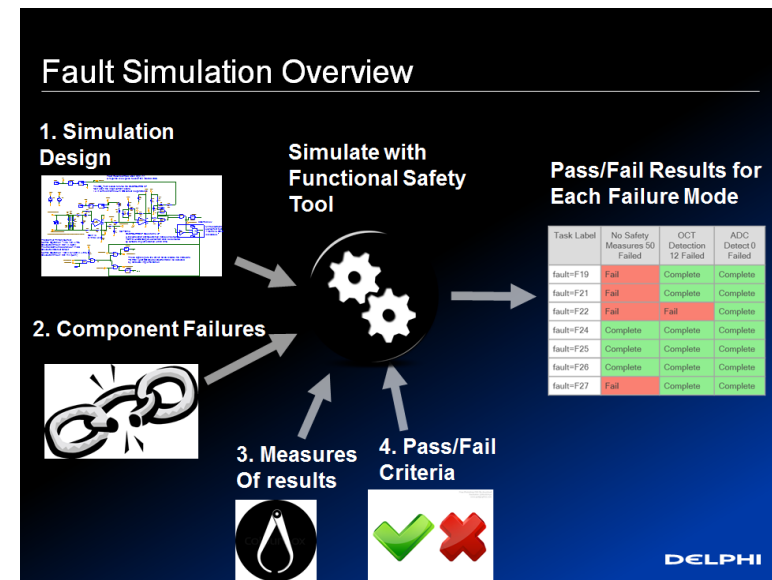
- 課題：セーフティークリティカル回路図の部品レベルのDFMEA検証

## 解決法:

- Saberを使用した過電流保護回路のモデリング:
  - ハードウェア過電流保護
  - ソフトウェア過電流保護
  - 起動時のセルフテスト
- 全ての部品に対して**160**の欠陥を自動生成
- 合否テストのシミュレーションとレポート出力

## 結果:

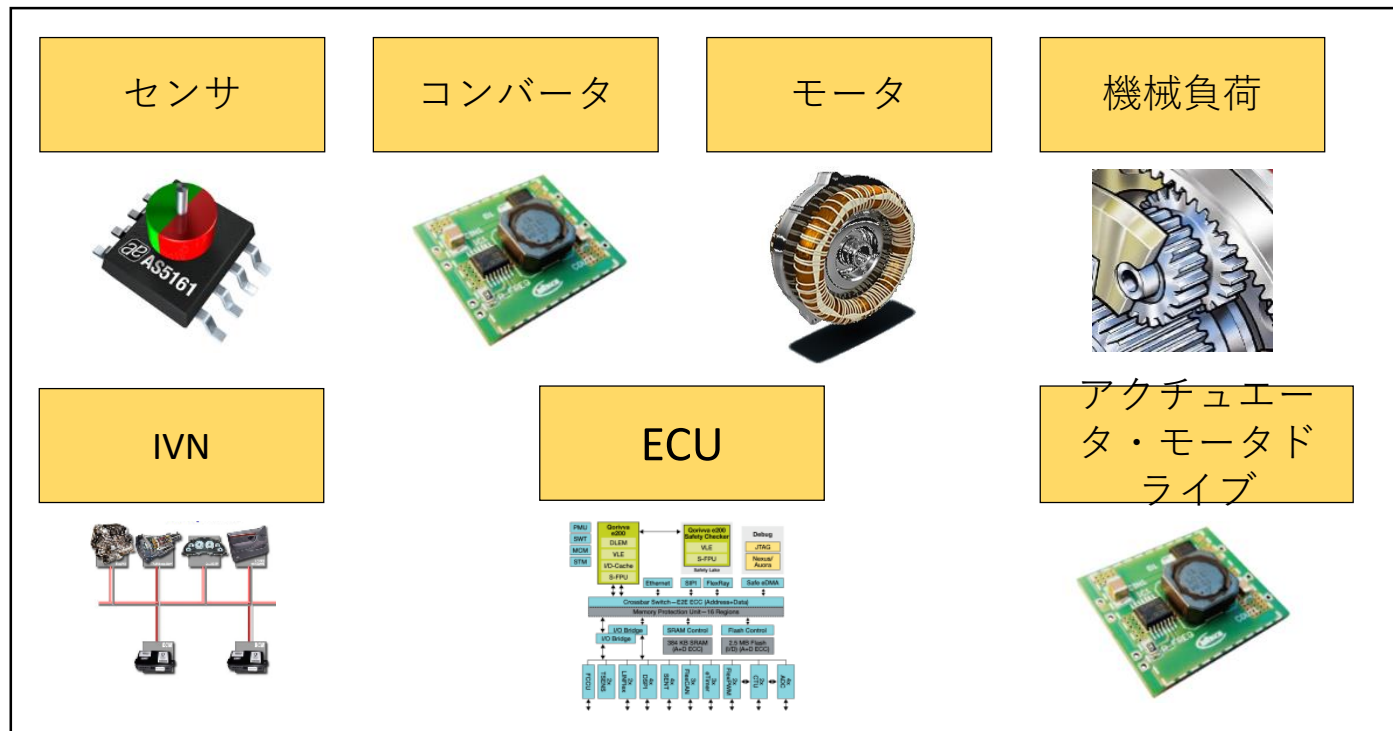
- スループット、欠陥テストの効率と精度を大きく改善
- 安全レポートを根拠データとともに自動的に生成



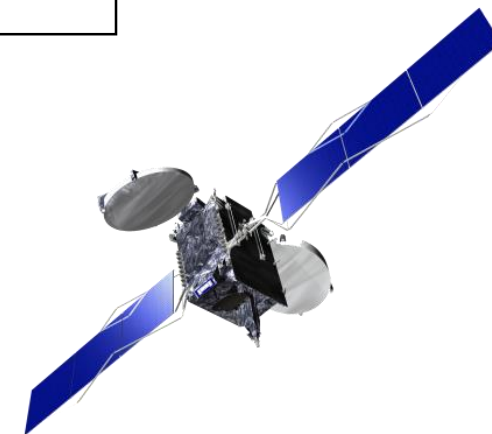
# 自動車以外での機能安全性・信頼性

自動車産業だけでなく、  
他の産業にも同じ主要部  
品が見られます

- 航空宇宙
- エネルギー
- 産業オートメーション
- 医療



**SOLAR**



# まとめ



- 従来のアプローチでは不可能であったり著しく非効率的であっても、ISO26262認定のSaberRD機能安全ならば実行可能
  - 👍 • **費用と時間の大幅な削減！**
- 主観的分析をシミュレーションデータに置き換えて、安全性について複数のコンセプトをサポート・検証することにより、安全性の評価時間を短縮
  - 👍 • **時間でコントロール可能な欠陥や同時欠陥の適用！**
- シミュレーション段階で、安全メカニズムにより、ハードウェア障害/故障を軽減し、システムを安全な状態に維持します
  - 👍 • **危険を回避し、システムを保護！**
- Experiment Analyzer, Distributive Iterative Analysisにより、完全自動化と高速シミュレーションがそれぞれ可能になります
- 👍 • **合否レポートとエクセルへ測定データをエクスポート！**

# 参照先

Saberオープンフォーラム

<https://saberforum.net/discussion/55395/saberrd-design-example-functional-safety-analysis-for-a-motor-drive-design#latest>

Saberホームページ

<https://www.synopsys.com/verification/virtual-prototyping/saber/methodologies/saber-functional-safety.html>

Saber機能安全データシート

<https://www.synopsys.com/content/dam/synopsys/verification/datasheets/saber-functional-safety.pdf>

# Thank You

