

PSIM Ver.9.3.3 の変更点

Myway プラス株式会社
 〒220-0022 神奈川県横浜市西区花咲町 6-145
 横浜花咲ビル
 TEL.045-548-8836 FAX.045-548-8832
<http://www.myway.co.jp/>
 E-mail: sales@myway.co.jp

【PSIM Ver.9.3.2⇒Ver.9.3.3 へのバージョンアップ内容】

No.	変更の種類	変更箇所	説明
1	新ブロック追加	$\alpha\beta$ 入力 空間ベクトル PWMブロック	α β 入力できる空間ベクトルPWMブロック(Space Vector PWM (alpha/beta))が追加されました。
2	新機能	パラメータファイル アップデート	以前のバージョンでは、「Motor Control Design Suite」と「HEV Design Suite」を使用する場合、パラメータファイルに記述されたパラメータを変更したい時、回路全体を生成する必要がありました。本バージョンからは、パラメータファイルのみを更新するためのオプション機能を提供しました。
3	新機能	Cブロック	インクルードファイルや、ヘッダファイルの検索パスをPSIMのメニューバー>Options>Set Pathに定義することができます。一度定義されたパスは、PSIMを再インストールした場合も、自動的に追加されます。
4	新サンプル回路追加	SimCoder F2803x Target F2833x Target	PMSM/ブラシレスDCモータ/誘導機のセンサー付とセンサレス制御のサンプル回路が追加されました。本サンプルはTI社製が提供された「high-voltage Development Kits」に基づいたF2833x/F2803xシリーズのDSPに使用できます。
5	新ブロック追加	SimCoder F2803x Target F2833x Target	エンコーダ(インデックス/ストローブ)ブロックが追加されました。F2833x/F2803xシリーズのDSPに使用できます。
6	機能改善	Motor Control Design Suite	テンプレートから生成される回路の、速度制御部分の計算方法(回路構成)を改善しました。その結果、より速い応答ができるようになりました。
7	機能改善	HEV Design Suite	同上。
8	機能改善	Cブロックの 出力フォーマット	固定小数点のCコード生成用に、Cブロックの出力データのフォーマットを定義できるようにしました。
9	機能改善	abc- $\alpha\beta$ AB- $\alpha\beta$ AC- $\alpha\beta$ $\alpha\beta$ -ABC 変換ブロック	以前のバージョンでは、abc- $\alpha\beta$ 変換ブロックは変換時の電力が変化しませんでした。本バージョンでは、一つフラグを追加しました。フラグが0に設定されている場合、変換時は振幅が変化しません。フラグが1であるとき、変換時は電力が変化しません。この変更は、ABC- $\alpha\beta$ AB- $\alpha\beta$ AC- $\alpha\beta$ および $\alpha\beta$ -ABC変換ブロックに影響を与えます。
10	機能改善	F2833x/F2803x Target用 PWM生成器	F2833x/F2803x Target用の3-phase/1-phase PWM生成器ブロックには「Interrupt Trigger Position」を持っています。シミュレーションの際、以前のバージョンでは実際の設定に関係なくトリガ位置は常に0として扱われていました。本バージョンでは、実際の値が使用されます。
11	機能改善	F2833x/F2803x Target用 エンコーダ	「Z信号極性」と「ストローブ信号極性」の二つのパラメータがF2833x/F2803x Target用のエンコーダブロックに追加されました。

12	機能改善	TI DMCライブラリ	TI DMCライブラリv3.0とv3.1のサポートを中止し、V4.2へのサポートを追加しました。
13	機能改善	TI DMCライブラリ	TI DMCライブラリブロックに次の変更を行いました。 - CLARKE: 以前のバージョンでは、入力が2相のみでした。本バージョンでは、2相と3相の入力をサポートするようになりました。 - PI: リセットオプションが追加されました。 - PI_POS: リセットオプションが追加されました。 - PID_REG3: リセットオプションが追加されました。以前の「PID_REG3」ブロックは「PID_REG3 with Reset」で置き換わります。 - RAMP2_CNTL: 新しいパラメータ「Initial Output Value」が追加されました。
14	不具合修正	Thermal Module	回路に多くのMOSFETサーマルモジュールデバイスが含まれている場合、エラーが発生していました。
15	不具合修正	三相電圧源	三相電圧源の相の一つがGNDに接続された時、ソース波形が正しくありませんでした。
16	不具合修正	バンドパスフィルタ	2次バンドパスフィルタのパラメータが、パラメータスイープブロックでスイープできませんでした。
17	不具合修正	機械系-電気系インタフェースブロック	機械系-電気系インタフェース・ブロックの電気側のノードがGNDに接続される場合、速度が0になるべきですが0ではありませんでした。
18	不具合修正	マルチプレクサ (4-input 3-control)	このブロックは、以前のバージョンでは正しく動作しませんでした。

ご注意

1. 本資料に記載された製品の仕様は、予告なく変更することがあります。
2. 本資料の内容については、万全を期しておりますが、万一ご不明な点などがありましたら、弊社までお申しつけください。
3. 本資料に記載された情報に起因する損害または特許権その他権利の侵害に関しては、弊社は一切の責任を負いません。
4. 本資料によって第三者または弊社の特許権その他権利の実施権を許諾するものではありません。
5. 弊社の書面許諾なく、本資料の一部または全部を無断で複製することを固くお断りします。
6. 本資料に記載されている会社名、商品名は、各社の商標または登録商標です。

Copyright 2014 by Myway Plus Corporation.

All rights reserved. No part of this manual may be photocopied or reproduced in any form or by any means without the written permission of Myway Plus Corporation.